

北京大学信息工程学院

集成电路 / 硬件安全 / 电子设计自动化（EDA）方向

博士后研究人员招聘启事

院系/所/中心（School）	信息工程学院
课题组负责人（Head of research group）	崔小乐
课题组研究专业/方向（Department/Area）	集成电路 / 硬件安全 / 电子设计自动化（EDA）
年薪标准（Annual Salary）	1.北京大学深圳研究生院待遇： a)基本工资：税前 12 万（参照北京大学博雅博士后工作待遇）； b)绩效奖金：课题组每年根据工作成果给予绩效奖金； 2.深圳市政府补助：依据深圳市相关政策 进站资助: 开题、中期考核合格，可按规定申请深圳市博士后生活补贴 18 万/年；
职位描述（Position Description）	博士后
申请人基本条件（Basic Qualifications）	已获得信息电子类相关专业的博士学位；具有良好学术水平；对硬件安全、EDA、电子系统验证与测试等方向有研究兴趣；符合博士后入站条件。
申请人附加条件（Additional Qualifications）	无
申请材料（Applicant Documents）	参考北京大学博士后申请材料规定
联系人（Contact Information）	崔小乐，cuixl@pkusz.edu.cn
备注（Remark）	无
截止时间（Due Date）	2025 年 12 月